espæcenet aocument view

CELL BASE ECHO CANCELLER

Patent number:

JP7177061

Publication date:

1995-07-14

Inventor:

MIURA KAZUMA; FUJITANI HIROSHI; MIZUNO

TOSHIRO

Applicant:

NIPPON TELEGRAPH & TELEPHONE

Classification:

- international:

H04B3/23; H04L12/28; H04Q3/00; H04Q3/42;

H04B3/23; H04L12/28; H04Q3/00; H04Q3/42; (IPC1-7):

H04B3/23; H04L12/28; H04Q3/00; H04Q3/42

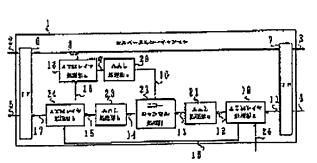
- european:

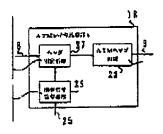
Application number: JP19930319682 19931220 Priority number(s): JP19930319682 19931220

Report a data error here

Abstract of JP7177061

PURPOSE: To apply a cell base echo canceller to an arbitrary line through which arbitrary communication in formation is transmitted and received by conducting the echo cancel processing of each channel in accordance with an external control signal. CONSTITUTION:A control signal reception processing part 29 of an ATM layer processing part a18 monitors reception of a control signal 25 which instructs bypass execution/release of echo cancel processing. When the execution indication is received, the execution object channel number is reported to a header discrimination processing part 27, and the processing part 27 collects channel information from the header of a copy 8 of an inputted far-end speaker signal 2. Coincidence or noncoincidence with the designated channel from the processing part 29 is discriminated. That is, the processing part 27 uses the header of the arriving cell to retrieve a table of the processing part 29 and refers to the part of a pertinent VPI/VCI to discriminate whether the echo canceller is necessary or not. If it is unnecessary, any processings of the cell are not performed and the cell is abandoned; but if it is necessary, the cell is processed as sample data in an ATM header processing part 28 to output the part except the ATM header.





Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁(JP)

(12) 公 開 特 許 公 報 (A)

(11)特許出顧公開番号 特開平7-177061

(43)公開日 平成7年(1995)7月14日

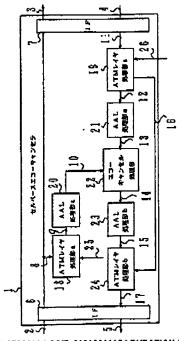
(51) int.Cl. ⁴ H 0 4 B 3/23 H 0 4 L 12/28	識別記号	庁内整理番号 4229-5K 9076-5K 8732-5K	F I H 0 4 L 審在請求	技術表示箇所	
H 0 4 Q 3/00 3/42	104				
(21)出頗番号	特顧平5-319682		(71)出處人	000004226 日本電信電話株式会社	
(22) 出願日	平成5年(1993)12.	月20日	(72)発明者	東京都千代田区内幸町一丁目1番6号 三浦 一裏 東京都千代田区内幸町1丁目1番6号 日 本館信電話株式会社内	
			(72)発明者	羅谷 宏 東京都千代田区内幸町1丁目1番6号 日 本電信電話株式会社内	
			(72)発明者	水野 俊郎 東京都千代田区内幸町1丁目1番6号 日 本電信電話株式会社内	
			(74)代理人	弁理士 破村 雅俊	

(54) 【発明の名称】 セルベースエコーキャンセラ

(57)【要約】

[目的] 任意の通信情報が送受信される任意の回線に 対して適用可能なエコーキャンセラを提供すること。

【構成】 チャネル単位にエコーキャンセル処理の要否 を指定する制御信号を受信する手段と、近端話者信号お よび遠端話者信号として受信したATMセルに対して、 該セルが前記制御信号によって指定されたチャネルのセ ルであることを判定する手段と、エコーキャンセル処理 をパイパスする手段とを有し、外部からの制御信号に応 じてチャネル毎のエコーキャンセル処理を行う如く構成 したことを特徴とするセルベースエコーキャンセラ、ま たは、前記エコーキャンセル処理をパイパスする手段に 代えてエコーキャンセル処理を停止する手段を有するこ とを特徴とするセルベースエコーキャンセラ。



1

特開平?-177061 2

(2)

【特許請求の範囲】

【請求項1】 2線/4線通信系における送話者反響 (エコー)を遠端話者信号を基に擬似エコーを作成して消去するエコーキャンセラにおいて、チャネル単位にエコーキャンセル処理の要否を扣定する制御信号を受信する 手段と、近端話者信号および遠端話者信号として受信したATMセルに対して、該セルが前記制御信号によって 指定されたチャネルのセルであることを判定する手段と、エコーキャンセル処理をパイパスする手段とを有し、外部からの制御信号に応じてチャネル毎のエコーキ 10 ャンセル処理を行う如く構成したことを特徴とするセル ペースエコーキャンセラ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、2線/4線通信系における送話者反響(エコー)の消去をセルベースで実現するセルベースエコーキャンセラに関するものである。

[0002]

【従来の技術】セルベースエコーキャンセラは、ATM 30 レイヤ処理部、AAL処理部を持ち、ATMセルの入力 に対して、ATMヘッダ処理、AALヘッダ処理を行 い、エコーの単母されているユーザデータのみに対し て、所定のエコーキャンセル処理を行うものである。図 7に、セルベースエコーキャンセラの構成例を示す。な お、本構成例は、本出願人が、先に特願平5-189992号 「セルベースエコーキャンセラ」に提案したものである。 図中、50がセルベースエコーキャンセラであり、ま た、51は遠端話習信号、53は近端話者信号であり、 それぞれ、ATMセルとしてインタフェース部(IF)5 5,56からセルペースエコーキャンセラ50に入力さ れる。セルペースエコーキャンセラ50のATMレイヤ 処理部 a 5 7 は、遠端話者信号 5 1 のコピー 6 4 に対し てATMヘッダ処理を行い、AAL処理部 a 5 9 へ出力 する。AAL処理部859は、ATMレイヤ処理部85 7から出力されたセルに対して、AALへッダ処理を行 い、ATMセルからヘッダ部を取り除いた部分(以下、 「ユーザデータ」という)を、サンプルデータ65とし て、エコーキャンセル処理部61へ出力する。エコーキ ャンセル処理部61は、サンブルデータ65を基にエコ 50

一を推定し、擬似エコーを生成する。

【0003】一方、セルベースエコーキャンセラ50の ATMレイヤ処理部 a 5 8 は、速端話者信号 5 1 に対応 するエコーが重要された近端話者信号53に対してAT Mヘッダ処理を行い、AAL処理部a60へ出力する。 AAL処理部a60は、ATMレイヤ処理部a58から 出力されたセルに対して、AALヘッダ処理を行い、ユ ーザデータをエコーキャンセル処理部61へ出力する。 エコーキャンセル処理部61は、AAL処理部a60か ら出力されたユーザデータから上述のサンブルデータ 6 5 を基に生成した擬似エコーを滅じ、AAL処理部b6 2へ出力する。AAL処理部b62、ATMレイヤ処理 部b63は、エコーキャンセル処理後のユーザデータに 対して、それぞれ、AALヘッダ処理。ATMヘッタ処 **理を行い、ATMセルとしてインタフェース部55へ出 力する。このように、セルベースエコーキャンセラは、** 2 線/4 線通信系におけるエコーをセルベースで消去す ることを可能とするものである。以上、セルベースエコ ーキャンセラの基本的な処理の流れを説明したが、上述 のエコーキャンセル処理部61は、従来のSTMペース のエコーキャンセラの持つダブルトーク、経路変化の検 出およびその制御、ディセーブルトーンの検出およびデ ィセーブル処理のような基本的な機能を持つものであ ۵.

[0004] 図8は、セルベースエコーキャンセラの通 用例を示したものである。図中の記号50~54は、そ れぞれ、図?に示した構成要素に対応している。また、 68はATMセルの組み立て/分解を行うもので、「C LAD」と呼ばれる。 遠端話者信号 5 1 としてセルベー スエコーキャンセラ50に入力されたATMセルは、サ ンプルデータとしてコピーされた後、CLAD68によ りSTMピット列に分解され、更に、ディジタル・アナ ログ変換処理部(D/A)69によってアナログ信号に変 換される。この信号が2線/4線変換点であるハイブリ ッド回路71のインピーダンス不整合のためにエコー信 号73となって送信側に回り込む。このエコー信号73 は、アナログ端末72から送信される信号に重畳し、ア ナログ・ディジタル変換処理部(A/D)70でディジタ ル化され、CLAD68に入力される。CLAD68 は、このエコーが重量した信号をATMセルに組み立 て、近端話者信号53としてセルベースエコーキャンセ ラ50へ出力する。セルベースエコーキャンセラ50 は、上述のような処理の流れで、エコーキャンセル処理

[0005]

【発明が解決しようとする課題】ATMでは、すべての 通信情報をATMセルという統一された形で転送することにより、同一回線上で異なる通信種別。異なる通信速 度の通信が可能となる。ところが、エコーキャンセラの 適用は音声通信に限定されるため、音声通信だけをエコ

PAGE 6/16 * RCVD AT 5/9/2006 1:16:36 PM [Eastern Daylight Time] * SVR:USPTO-EFXRF-5/2 * DNIS:2738300 * CSID:3039389995 * DURATION (mm-ss):06-16

(3)

特開平7-177061

3

ーキャンセラに対してルーティングするような師御が必 要になる。しかし、上述の提案に示す如きエコーキャン セラだけを回線に括り付けにして適用するような場合、 その回線は音声通信のみの使用となり、回線使用効率が 著しく悪化する可能性がある。また、エコーキャンセラ の設置に際しては、厳密な要否判定に基づいた設備設計 を行う必要が出てくる。更に、任意の通信が多型されて いる回線に対して適用される多重処理エコーキャンセラ においては、多貫回線から音声通信を抽出するため、エ コーキャンセル処理前に一度分離しなければならず、非 効率的である。本発明は上記事情に鑑みてなされたもの で、その目的とするところは、上述の提案に係るセルベ ースエコーキャンセラを更に改良して、任意の通信情報 が送受信される任意の回線に対して適用可能な、また、 任意の通信が多重されている回線に対して適用される多 軍処理エコーキャンセラとして使用可能なセルベースエ コーキャンセラを提供することにある。

[0006]

【課題を解決するための手段】本発明の上記目的は、2 線/4線通信系における送話皆反響(エコー)を遠端話者 信号を基に撤収エコーを作成して消去するエコーキャン セラにおいて、チャネル単位にエコーキャンセル処理の 要否を抱定する制御信号を受信する手段と、近端話者信 号および遠端話者信号として受信したATMセルに対し て、嵌セルが前記制御信号によって指定されたチャネル のセルであることを判定する手段と、エコーキャンセル 処理をバイパスする手段とを有し、外部からの制御信号 に応じてチャネル毎のエコーキャンセル処理を行う如く 構成したことを特徴とするセルベースエコーキャンセ **ラ、または、前記エコーキャンセル処理をパイパスする** 手段に代えてエコーキャンセル処理を停止する手段を有 することを特徴とするセルベースエコーキャンセラによ って達成される。

[0007]

【作用】本発明に係るセルベースエコーキャンセラにお いては、外部からの制御信号によりエコーキャンセラ機 能の使用・非使用を制御するようにしたことにより、セ ルベースエコーキャンセラの構成を最も簡単にすること が可能となるとともに、任意の通信情報が送受信される 任意の回線に対して適用可能な、また、任意の通信が多 40 **重されている回線に対して適用される多重処理エコーキ** ャンセラとして使用可能なセルベースエコーキャンセラ を実現できるものである。

[0008]

【実施例】以下、本発明の実施例を図面に基づいて詳細 に説明する。図1,図2に、本発明の一実施例に係るセ ルベースエコーキャンセラの構成を示す。図において、 1がセルベースエコーキャンセラであり、2.3はセル ベースエコーキャンセラ1に入出力される遠端話者信

部からの制御信号を示している。また、両図中に、記号 6, 7, 8, 10, 13, 14, 20, 21, 22, 2 3 で示されている構成要素は、それぞれ、図7、図8中 に、55, 56, 64, 65, 66, 67, 59, 6 0, 61, 62で示されている構成要素と阿じ機能を有 するものである。従って、以下に詳述する部分以外のエ コーキャンセラの基本的な処理については、図7、図8 に示したエコーキャンセラの処理と同様である。

4

[0009] 図3に、図1、図2中のATMレイヤ処理 部a18における処理概要を示す。ATMレイヤ処理部 a 18における制御信号受信処理部29は、エコーキャ ンセル処理のバイパス実行または解除を指示する制御信 号25の受信を監視し、実行指示を受信した場合は、実 行対象となるチャネル番号をヘッダ判定処理部27に通 知する。ヘッダ判定処理部27は、入力される遺端話者 信号2のコピー8に対して、そのヘッダからチャネル情 報を収集し、制御信号受信処理部29から指定されたチ ャネルと一致するか否かの判定を行う。制御信号受信処 理部29の具体的な構成例としては、例えば、制御侶号 受信処理部29はヘッダのVPI/VCIの値とそのチ ャネルがエコーキャンセラを必要とするか否かの情報が 雷かれた表で構成し、制御信号25が乗っている制御線 を選して側御系からその表(メモリ)に書き込みを行う構 成が挙げられる。

【0010】すなわち、上述のVFI/VCJ(チャネ ル識別子に相当する情報)が"10"のチャネルが、エ コーキャンセラを必要とするならばその表に"1"を立 て、VP1/VCJが"11"のチャネルが、エコーキ ャンセラを必要としないならばその表に"0"を書くと いうように制御する。ヘッダ判定処理部27では、到着 したセルのヘッダを使って、制御信号受信処理部29の 表を検索し該当するVPI/VCIのところを見て、エ コーキャンセラが必要か否かを判定する。エコーキャン セラが必要でなければ、そのセルに対する処理は何も行 わず破棄する。エコーキャンセラを必要とする場合に は、そのセルをサンブルデータとして処理するため、A TMヘッダ処理部28で処理を行い、次の処理部へ出力 する。なお、ここで、エコーキャンセラの要不要の判断 は、交換機の呼処理プロセッサ(図示されていない)で行 われる。

【0011】また、制御信号受信処理部29の他の具体 的な構成例としては、制御信号受信処理部29は単にエ コーキャンセル処理を実行させないVPI/VCI値を 格納したテーブルで構成し、ヘッダ判定処理部27で は、到着したセルのヘッダが上述のテーブルに載ってい る値と一致するか否かを識別する方法でもよい。なお、 ATMヘッダ処理部28は、先に示した図7におけるA TMレイヤ処理部 a 5 7 に相当する処理を行う。以上 が、遠端話者信号2に対する処理であり、図1、図2の 号、4,5 は近端話者信号である。符印25,26は外 50 両図に示した構成に共通の処理である。本実施例に係る

特別平7-177061

(4)

セルベースエコーキャンセラ1は、遠端話者信号として 受信したセルをサンプルデータとして、エコーキャンセ ル処理を行うか否かを外部からの制御信号によって制御 することを特徴としている。

5

【0012】次に、近端話者信号に対する処理を説明す る。図4は、図1中のATMレイヤ処理部a19におけ る処理概要を示す。ATMレイヤ処理部a19における 制御信号受信処理部32は、エコーキャンセル処理のパ イパス実行または解除を指示する制御信号26の受信を 監視し、実行指示を受信した場合には、実行対象となる チャネル番号をヘッダ判定処理部30に通知する。ヘッ ダ判定処理部30は、入力される近端話者信号11に対 して、そのヘッダからチャネル情報を収集し、例御信号 受信処理部32から指定されたチャネルと一致するか否 かの判定を行う。一致した場合には、そのセルに対する 処理は何も行わず、バイバス用の送信路16に出力す る。一致しない場合は、そのセルはエコーキャンセル処 理の対象となるため、ATMヘッダ処理部31で処理を 行い、次の処理部へ出力する。

【0013】ATMヘッダ処理部31は、先に示した図 20 7におけるATMレイヤ処理部a58に相当する処理を 行う。また、制御信号受信処理部32, ヘッダ判定処理 部30の具体的な構成例は、前述の制御信号受信処理部 29、ヘッダ判定処理部27と同様の方法で構成でき る。図5は、図1中のATMレイヤ処理部b24におけ る処理概要を示す。ATMヘッダ処理部33は、図7に おけるATMレイヤ処理部b63に相当する処理を行 う。ATMレイヤ処理部b24は、ATMヘッダ処理部 33の出力であるエコーキャンセル処理後のセル、また は、送信路16から入力されたエコーキャンセル処理を 30 パイパスされたセルを、インタフェース部6へ出力す る。本実施例に係るセルベースエコーキャンセラ1は、 近端話者信号として受信したセルに対して、エコーキャ ンセル処理を実行するか否かを、外部からの制御によっ て決定し、バイパス用の送信路16を用いて処理を振り 分けることを特徴としている。

【0014】次に、図2に示した構成例における近端話 者信号に対する処理を説明する。図6は、図2における ATMレイヤ処理部a19およびエコーキャンセル処理 部22の処理概要を示す。まず、エコーキャンセル処理 40 部22の基本的な処理の流れを説明する。インパルス応 答推定処理部34は、AAL処理部820から出力され たサンブルデータ(遠端話者信号のユーザデータ)を基 に、遠端話者信号のインパルス応答を推定する。擬似エ コー生成処理部35は、インバルス応答推定処理部34 の推定結果を基に擬似エコーを生成し、AAL処理部8 2 1から入力された近端話者信号のユーザデータから撥 似エコーを差し引くことで、エコーキャンセル処理を実 現する。更に、インパルス応答推定処理部34は、エコ

6 ス応答の推定を修正する。エコーキャンセル処理後のユ ーザデータは、AAL処理部b23に出力される。

【0015】ディセーブル処理部37は、インパルス応 答推定処理部34, 擬似エコー生成処理部35の処理を 停止する処理であり、停止が行われた場合には、エコー キャンセル処理部22に入力されたデータは何も処理さ れずに出力される。また、ATMレイヤ処理部a19に おける制御信号受信処理部41は、エコーキャンセル処 理のパイパス実行または解除を指示する制御信号26の 受信を監視し、実行指示を受信した場合には、実行対象 となるチャネル番号をヘッダ判定処理部39に通知す る。ヘッダ判定処理部39は、入力される近端話者信号 11に対して、そのヘッダからチャネル情報を収集し、 ATMヘッダ処理部40へ出力する。この際、ヘッダ判 定処理部39は、収集したチャネル情報が制御信号受信 処理部41から指定されたチャネルと一致するか否かの 判定を行い、一致した場合には、そのチャネルに対する エコーキャンセル処理を停止することをディセーブル処 理部37に通知する。

【0016】なお、実行指示の受信がない場合は、受信 したセルに対してヘッダ判定処理は行われず、ATMレ イヤ処理部a19の処理としてはATMヘッダ処理のみ が行われ、そのセルに対するエコーキャンセル処理が実 行される。ATMヘッダ処理部40は、ヘッダ判定処理 部39から出力されたセルに対して、先に示した図7に おけるATMレイヤ処理部a58に相当する処理を行 う。また、AAL処理部a21は、ATMヘッダ処理部 40の出力に対してAALヘッダ処理を行い、ユーザデ ータのみをエコーキャンセル処理部22へ出力する。エ コーキャンセル処理部22は、AAL処理部a21から 出力されたユーザデータに対して、上述の如きエコーキ ャンセル処理を行い、処理後のユーザデータをAAL処 理部 b 2 3 に出力する。ここで、ディセーブル処理部 3 7にエコーキャンセル処理の停止通知がきている場合、 ディセーブル処理部37はインパルス応答推定処理部3 4, 擬似エコー生成処理部35の処理を停止させるた め、エコーキャンセル処理部22に入力されたユーザデ ータは、何も処理されずにAAL処理部b23に出力さ れる.

【0017】ヘッダ判定処理部39による判定処理は、 制御信号受信処理部41が解除指示の制御信号を受信 し、解除対象となるチャネル番号をヘッダ判定処理部3 9に通知するまで継続される。ヘッダ判定処理部39 は、解除指示を受けた場合、ディセーブル処理部37 に、インパルス応答推定処理部34, 擬似エコー生成処 理部35の停止を解除することを通知する。本実施例に 係るセルベースエコーキャンセラ1は、近端話者信号と して受信したセルに対して、外部からの制御により、チ ャネル単位にエコーキャンセル処理を停止することを特 ーキャンセル処理後の残留エコー38により、インパル 50 徴としている。なお、上記実施例は本発明の一例を示し (5)

特別平7-177061

7

たものであり、本発明はこれに限定されるべきものでは ないことは言うまでもないことである。例えば、外部か ら供給される制御信号は、交換機の呼処理プロセッサ以 外から供給されるように構成してもよいという如くであ る。

[0018]

【発明の効果】以上、詳細に説明した如く、本発明によれば、前述の本出願人の提案に係るセルベースエコーキャンセラを更に改良した、任意の通信情報が送受信される任意の回線に対して適用可能な、また、任意の通信が 10 多重されている回線に対して適用される多重処理エコーキャンセラとして使用可能なセルベースエコーキャンセラを実現できるという顕著な効果を奏するものである。

【図面の簡単な説明】

【図1】本発明の一実施例に係るセルベースエコーキャンセラの構成を示すプロック図である。

【図2】本発明の他の実施例に係るセルベースエコーキャンセラの構成を示すプロック図である。

【図3】図1、図2に示した実施例中のATMレイヤ処理部 a 18における処理概要を示す図である。

【図4】図1に示した実施例中のATMレイヤ処理部 8 19における処理概要を示す図である。

[図5] 図Iに示した実施例中のATMレイヤ処理部 D24における処理概要を示す図である。

【図 6】図2に示した実施例におけるATMレイヤ処理 部 a 1 9 およびエコーキャンセル処理部 2 2 の処理概要 を示す図である。

[図7] 従来のセルベースエコーキャンセラの構成例を 示す図である。

【図8】セルベースエコーキャンセラの適用例を示す図 30 である。

【符号の説明】

8 1 セルベースエコーキャンセラ

2. 3 遠端話者信号

4,5 近端話者信号

6,7 インタフェース部

8 遠端話者信号のコピー

10 ユーザデータ

13 エコーキャンセル処理対象のユーザデータ

14 エコーキャンセル処理後のユーザデータ

16 エコーキャンセル処理パイパス用送信路

18 遠端話者信号に対するATMレイヤ処理部 a

19 近端話者信号に対するATMレイヤ処理部 a

20 遠端話者信号に対するAAL処理部 a

21 近端話者信号に対するAAL処理部 a

22 エコーキャンセル処理部

23 AAL処理部b

24 ATMレイヤ処理部b

25, 26 制御信号

27 ヘッダ判定処理部

28 ATMヘッダ処理部

20 29 制御信号受信処理部

30 ヘッダ判定処理部

31 ATMヘッダ処理部

3 2 制御信号受信処理部

33 ATMヘッダ処理部

34 インパルス応答推定処理部

35 擬似エコー生成処理部

36 減算器

37 ディセーブル処理部

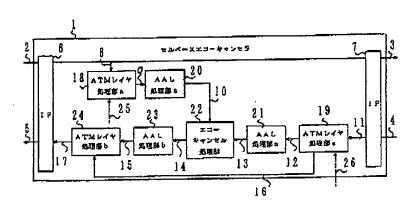
38 残留エコー

39 ヘッダ判定処理部

40 ATMヘッダ処理部

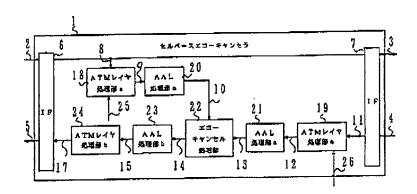
4.1 制御信号受信処理部

[図1]

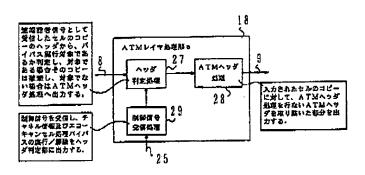


(6) 特開平7-177061

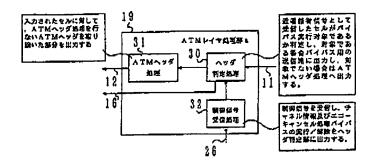
[図2]



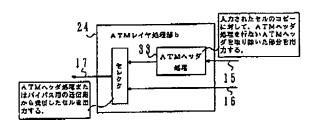
[図3]



[図4]

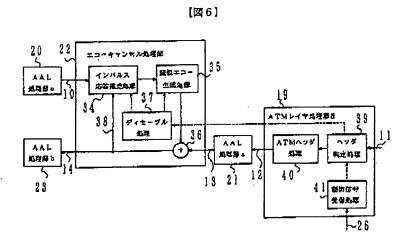


[図5]

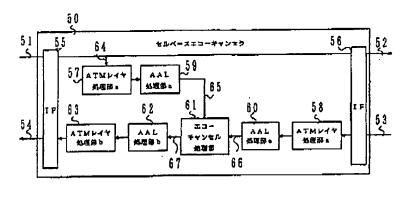


(7)

特開平7-177061



[図7]



【図8】

